

**Arturo Javier Miguel de Priego Paz Soldán**

Ingeniero electrónico, 39 años

Teléfono : (51 1) 9 9707 7479

Email : amiguel@pucp.edu.pe

Página WEB : www.tourdigital.net



Marzo de 2010

---

Profesional con experiencia en el diseño del hardware de sistemas electrónicos, en el diseño de software para la enseñanza de la electrónica, y en educación en ingeniería en el nivel escolar y universitario.

---

## GRADO ACADÉMICO Y TÍTULO PROFESIONAL

---

- 10 de junio de 1999     **Ingeniero Electrónico**  
Pontificia Universidad Católica del Perú  
Tesis: *“Diseño de una Estación Experimental y de Entrenamiento para Diseño Digital de Alto Nivel con Lógica Programable”*
- 12 de marzo de 1997     **Bachiller en Ciencias con mención en Ingeniería Electrónica**  
Pontificia Universidad Católica del Perú

---

## ESTUDIOS

---

- 1988 – 1995     **PONTIFICIA UNIVERSIDAD CATÓLICA DEL PERÚ**  
Carrera de Ingeniería Electrónica.
- 1983 – 1987     **COLEGIO NACIONAL JOSÉ PARDO Y BARREDA**  
Primer lugar de méritos de la promoción 1987. Miembro del equipo de matemáticas tricampeón regional (departamento de Ica y provincia de Cañete, 1985-1987) y tetracampeón provincial (Chincha, 1984-1987).
- 1977 – 1982     **CENTRO EDUCATIVO 22237**  
Campeón provincial de matemáticas en 6to grado (Chincha, 1982).

---

## DISTINCIONES

---

- Ganador del Premio AEP 2007, con el trabajo *“Un Simulador de Construcción de Circuitos Digitales con Escenarios Virtuales y Tutoriales Interactivos para Prácticas de Diseño Digital en el Nivel Escolar y Universitario”*, otorgado por la Asociación Electrotécnica Peruana.

---

## PRODUCCIÓN DE SOFTWARE

---

- **Simulador de Construcción de Circuitos Digitales con Escenarios Virtuales y Tutoriales Interactivos.** Programa de copia gratuita y uso libre, utilizado por estudiantes y profesores en varias universidades, institutos y escuelas de América Latina, España y Portugal. Aparece entre los primeros resultados de búsqueda en Google con las palabras circuitos digitales, simuladores circuitos digitales, enseñanza circuitos digitales.  
<http://www.tourdigital.net/SimuladorTTLconEscenarios.htm>

## EXPERIENCIA LABORAL

---

- 04/2009 – 4/2010 **Universidad Estatal de Campinas (UNICAMP), Sao Paulo, Brasil**  
Profesor invitado
- Colaboré en proyectos del Laboratorio de Comunicaciones Visuales, Departamento de Comunicaciones, Facultad de Ingeniería Eléctrica y de Computación, UNICAMP.
- 08/2009 – 12/2009 **PowerHawke, Campinas, Brasil**  
Asesor de Diseño de Circuitos Digitales
- Diseñé interfaces de memoria cachés para listas de un algoritmo SPIHT sobre dispositivos de lógica programable.
- 04/2009 – 7/2009 **PowerHawke, Campinas, Brasil**  
Bolsista FAPESP para Entrenamiento Técnico.
- Participé en el proyecto “Implementación de prototipo de Equipamiento para un codificador híbrido fractal-wavelet de imágenes digitales, con futura extensión para vídeo”. Desarrollé interfaces de memoria cachés para la transformada Wavelet directa e inversa.
- 04/2008 – 11/2008 **Universidad Peruana de Ciencias Aplicadas**  
Profesor a Tiempo Parcial por Horas
- **Ciclo 2008-2.** Docente del laboratorio de Sistemas Digitales y Microprocesadores.  
*En la encuesta final de evaluación de docentes obtuve 9.69 sobre un puntaje máximo posible de 10.*
  - **Ciclo 2008-1.** Docente de los laboratorios de los cursos Circuitos Eléctricos Resistivos, Circuitos Eléctricos Inductivos y Capacitivos, Circuitos Lógicos Digitales, y Sistemas Digitales y Microprocesadores.
- 08/2007-11/2007 **Universidad Nacional de San Antonio Abad del Cusco**  
Facultad de Ingeniería Eléctrica, Electrónica, Minas y Mecánica
- Docente del curso Sistemas Digitales 1, en la carrera profesional de ingeniería electrónica.  
*Desarrollé métodos de diseño para realizar proyectos de ingeniería con circuitos digitales. Introduje los lenguajes de descripción de hardware y la lógica programable. Motivé a los alumnos para que demostraran públicamente sus progresos y resultados ante sus compañeros y profesores de carrera.*
  - Jefe de prácticas del Laboratorio de Sistemas Digitales 2, Laboratorio Circuitos Electrónicos 1, Laboratorio Sistemas Electrónicos de Potencia.  
*Promoví e incentivé el diseño de proyectos que resolvieran problemas reales y concretos.*
  - Jefe del Laboratorio de Electrónica en la carrera profesional de ingeniería mecánica.  
*Introduje el uso de simuladores de circuitos electrónicos y el uso de simuladores de construcción de circuitos digitales.*
- 11/2005-11/2006 **Pontificia Universidad Católica del Perú**  
Facultad de Ciencias e Ingeniería
- A través de servicios profesionales, desarrollé software de aplicación utilizando el lenguaje C++ para la enseñanza de los cursos Máquinas Eléctricas I y Electrónica Industrial.

- 09/2005-11/2006 **Universidad de San Martín de Porres**  
Facultad de Ingeniería y Arquitectura
- Asesoré los proyectos de estudiantes de los cursos Proyecto de Ingeniería I y Proyecto de Ingeniería II.
  - Participé en el diseño de sistemas de adquisición de datos para un polisomnógrafo.
- 09/2004-06/ 2005 **Servicio de Electrónica de la Fuerza Aérea del Perú**  
Departamento de Ingeniería
- Investigué y desarrollé aplicaciones de sistemas embebidos en tiempo real
  - Participé en el proyecto de modernización de la cabina delantera de un Air Macchi 339A.  
*Desarrollé la interfaz gráfica del ADI (Attitude Direction Indicator). La interfaz se realizó en una versión para DOS usando C y en una versión para Windows usando C++. Contribuí al diseño de las interfaces analógicas digitales para la adquisición de señales provenientes del sistema inercial de la nave.*
  - Propuse el diseño de un sistema embebido de lógica programable para mostrar información digital en la cabina del Macchi.
  - Propuse una idea de diseño para un sistema de vigilancia (supervisión, detección y ubicación) de los campos de la FAP.
- 10/2004-02/2005 **Universidad de San Martín de Porres**  
Facultad de Ingeniería y Arquitectura
- Asesoré a estudiantes en sus proyectos de último año de la carrera de ingeniería electrónica.
  - Enseñé un curso de C++ con aplicaciones en ingeniería electrónica para docentes de la carrera profesional de ingeniería electrónica.
  - Diseñé un sistema de interfaz con la computadora para un brazo robot basado en circuitos de lógica programable.
- 01/2004-10/ 2004 **Universidad Nacional de San Antonio Abad del Cusco**  
Departamento de Ingeniería Eléctrica, Minas y Mecánica
- Docente de los cursos Microprocesadores y Microcontroladores, y Arquitectura del Computador.
  - Jefe de Laboratorio de Sistemas Digitales I.
  - Integré la comisión de reestructuración curricular de la carrera profesional de ingeniería electrónica.
- 02/1997-03/2002 **Pontificia Universidad Católica del Perú**  
Departamento de Ingeniería
- Docente de Microelectrónica, Arquitectura de Computadoras y Diseño Electrónico II.
  - Coordiné proyectos subvencionados por la Dirección Académica de Investigación.
  - Jefe de Laboratorio de Arquitectura de Computadoras, Circuitos Analógicos, Circuitos Digitales y Microelectrónica.
  - Jefe de Prácticas de Circuitos Digitales, Circuitos Analógicos y Lenguaje de Programación Pascal.
  - Coordinador del Grupo de Microelectrónica.  
*Asesoré proyectos de investigación de alumnos de ingeniería electrónica. Muchos de los trabajos fueron presentados en concursos y congresos nacionales e internacionales. Algunos trabajos ocuparon posiciones de honor en concursos a nivel nacional.*

- 03/1993 – 03/1997      **Pontificia Universidad Católica del Perú**  
Departamento de Ingeniería
- Instructor (pre-docente) contratado a tiempo parcial por asignaturas.
  - Jefe de prácticas de Lenguaje de Programación Pascal, Circuitos Digitales y Circuitos Analógicos.
- 12/1995-05/1996      **Business Consulting and Technological Services S.A.**
- Analista programador.
  - Participé en los proyectos de Incamotors S.A. y Compañía Peruana de Radiodifusión S.A. consistentes en la creación de sistemas de contabilidad y mantenimiento de almacén a medida del cliente, usando los programas SQLWindows, SQLBase y Oracle.

### **ASESORÍAS DE TESIS**

---

- **Diseño, Simulación e Implementación de un Sistema Digital utilizando PLDs**, Jaime José Escalante Olarte, Universidad Nacional San Agustín de Arequipa. Noviembre de 2000. *Consistió en el diseño de un frecuencímetro digital con escala autoajustable. Jaime hizo el diseño inicial con circuitos integrados TTL y luego fue asesorado para realizar la entrada de diseño usando VHDL y circuitos esquemáticos en MAX+plus II y posteriormente realizó la síntesis sobre dispositivos FLEX y MAX de Altera.*

### **PROYECTOS INTERINSTITUCIONALES**

---

- **Proyecto CONCYTEC: “Circuitos Integrados de Aplicación Específica”, 1997**  
Proyecto conjunto entre la Pontificia Universidad Católica del Perú (PUCP), la Universidad Peruana Cayetano Heredia (UPCH) y el Instituto Nacional de Investigación y Capacitación en Telecomunicaciones (INICTEL). Su objetivo fue crear circuitos integrados de los sistemas electrónicos de una Interfaz Telefónica para Telecomunicaciones Rurales (PUCP-INICTEL) y de un Controlador de Hemosensor para un Equipo de Hemodiálisis (PUCP-UPCH). El proyecto fue subvencionado por el Consejo Nacional de Ciencia y Tecnología (CONCYTEC). Mi labor consistió en hacer las coordinaciones entre la PUCP, INICTEL y UPCH, diseñar los circuitos integrados analógicos, diseñar circuitos de lógica programable y presentar informes técnicos periódicamente a CONCYTEC.

### **PARTICIPACIONES COMO JURADO**

---

- **Concurso de Proyectos, Nivel Universitario, XI INTERCON**  
Lambayeque, Perú  
Agosto de 2004.
- **II Feria de Ciencias Pedagógicas y Tecnológicas en Educación Superior 2002, Región Pasco.**  
Huariaca, Pasco, Perú  
21 y 22 de Noviembre de 2002.

## EXPOSITOR EN CURSOS DE CAPACITACIÓN

---

- **Taller de Diseño Digital con VHDL y Lógica Programable**  
Universidad Nacional de San Antonio Abad del Cusco.  
27 a 31 de marzo, 2009.
- **Tutorial de Metodologías y Herramientas para el Diseño en Ingeniería Electrónica**  
VIII Congreso Internacional de Ingeniería Electrónica  
Universidad Católica de Santa María  
Arequipa, Perú  
11 y 12 de noviembre, 2008
- **Taller de Diseño Electrónico para Proyectos de Ingeniería**  
Universidad Nacional de San Antonio Abad del Cusco.  
Cusco, Perú  
15 de enero – 9 de febrero, 2007.
- **Taller de Programación de Computadoras usando C++ con un Enfoque hacia los Proyectos de Ingeniería.**  
Universidad Nacional de San Antonio Abad del Cusco.  
Cusco, Perú  
18 – 30 de diciembre, 2006.
- **Taller de Diseño y Descubrimiento para Escolares**  
Colegio nacional José Pardo y Barreda  
Chincha, Perú  
Mayo – junio, 2006
- **Aplicaciones y Metodologías de Diseño Electrónico**  
I Semana de Electrónica  
Universidad Nacional de San Antonio Abad del Cusco  
Cusco, Perú  
27 – 31 de marzo, 2006
- **Tutorial de Diseño Digital usando Lógica Programable, Microcontroladores y PC.**  
V Congreso Internacional de Ingeniería Electrónica  
Universidad Católica de Santa María  
Arequipa, Perú  
5 – 9 de diciembre, 2005.
- **Programación con C++ para Interfaces con el Puerto Paralelo de la PC.**  
Universidad Nacional de San Antonio Abad del Cusco  
Cusco, Perú  
11 y 12 de noviembre, 2005.
- **Programación Orientada a Objetos usando C++ para Aplicaciones en Ingeniería Electrónica.**  
Universidad de San Martín de Porres, Facultad de Ingeniería y Arquitectura.  
Lima, Perú  
11 de enero – 24 de febrero, 2005.
- **Tutorial de Diseño Digital con FPLDs y Microcontroladores.**  
XI Congreso Internacional de Ingeniería Electrónica, INTERCON 2004.  
Universidad Nacional Pedro Ruiz Gallo  
Lambayeque, Perú  
15 – 21 de agosto, 2004.

- **Programación Orientada a Objetos usando C++.**  
Universidad Nacional San Antonio Abad del Cusco.  
Cusco, Perú  
19 de abril – 14 de Mayo, 2004.
- **Tutorial de Diseño Digital con Lógica Programable y VHDL.**  
Universidad Católica de Santa María,  
Arequipa, Perú  
12 – 14 de septiembre de 2003.
- **Curso de VHDL.**  
Radio Observatorio de Jicamarca  
Lima, Perú  
Agosto de 2002.
- **Diseño y Programación de Sistemas Digitales.**  
Colegio Nacional José Pardo y Barreda  
Chincha, Perú  
6 de enero – 28 de febrero, 2003.
- **Diseño Digital Utilizando Lógica Programable y VHDL**  
Universidad Católica de Santa María  
Arequipa, Perú  
10 – 14 de septiembre, 2001.
- **Taller de Diseño Digital y Circuitos Integrados**  
Pontificia Universidad Católica del Perú.  
Lima, Perú  
19 de julio – 18 de agosto, 2000.
- **Diseño con Lógica Programable usando Herramientas de Altera**  
Pontificia Universidad Católica del Perú.  
Lima, Perú  
24 de abril, 1999.
- **Análisis y Simulación de Circuitos Electrónicos Asistido por Computadora.**  
Pontificia Universidad Católica del Perú.  
Lima, Perú  
9 – 20 de agosto, 1993.

## **EXPOSITOR EN CONGRESOS DE ELECTRÓNICA, INFORMÁTICA Y CIENCIAS**

---

- **Tecnologías de Lógica Programable y Herramientas CAD para la Enseñanza de los Principios de Diseño Digital y para el Prototipado de Sistemas Digitales Industriales.**  
XVI Congreso Nacional de Estudiantes de Ingeniería Mecánica, Eléctrica, Electrónica y Ramas Afines, CONEIMERA 2009.  
Universidad Nacional de San Antonio Abad del Cusco.  
Cusco, 21 - 25 de septiembre de 2009.
- **Enseñanza, Aprendizaje y Diseño Cooperativo de la Ingeniería con Auxilio de Laboratorios Remotos y Escenarios Virtuales: Ejemplos de Aplicación para Circuitos Eléctricos y Circuitos Digitales.**  
XVI CONEIMERA.
- **Diseño de Sistemas Digitales con Lógica Programable y Educación en Ingeniería.**  
IV Semana de Ingeniería Electrónica.  
Universidad Nacional de San Antonio Abad del Cusco.  
Cusco, 31 de marzo de 2009.
- **Diseño de Escenarios Virtuales par la enseñanza de ingeniería electrónica.**  
VIII Congreso Internacional de Ingeniería Electrónica.  
Universidad Católica de Santa María.  
Arequipa, 12 de noviembre de 2008.
- **Ciencia, Tecnología e Innovación, el desarrollo de la Región Cusco, el Desafío para la UNSAAC.**  
Universidad Nacional de San Antonio Abad del Cusco.  
*Representé como panelista a la carrera profesional de Ing. Eléctrica e Ing. Electrónica.*  
Cusco, 5 de octubre de 2007.
- **Simulador de Construcción de Circuitos Digitales con Escenarios Virtuales y Tutoriales Interactivos.**  
VI Encuentro Científico Internacional de Invierno 2007, ECI 2007i.  
Lima, 31 de julio – 3 de agosto de 2007.  
[http://www.cienciaperu.org/ECI2007i/LIBRO\\_RESUMENES\\_ECI2007i.htm](http://www.cienciaperu.org/ECI2007i/LIBRO_RESUMENES_ECI2007i.htm)
- **Aspectos Tecnológicos de los Sistemas de Información y el Rol de la Ingeniería en la Sociedad.**  
II Semana de Electrónica.  
Universidad Nacional de San Antonio Abad del Cusco.  
Cusco, 26 – 30 de marzo de 2007.
- **Una Visión de la Ciencia e Ingeniería en las Escuelas y Universidades de Chíncha en 2010.**  
II Semana de Electrónica.
- **Diseño Digital basado en Lenguajes de Descripción de Hardware y Lógica Programable.**  
I Semana de Electrónica.  
Universidad Nacional de San Antonio Abad del Cusco.  
Cusco, 27 – 31 de marzo de 2006
- **Neuroretroalimentación y Biomecánica.**  
I Semana de Electrónica.

- **Un Curso de Máquinas Eléctricas con Facilidades para las Prácticas de Laboratorio en Modos Real, a Distancia y Virtual**, Eduardo Ismodes (PUCP), Arturo J. Miguel de Priego.  
XIII Encuentro Científico Internacional de Verano, ECI 2006v.  
Lima, 2 – 5 de enero, 2006.  
<http://www.cienciaperu.org/eci2006v/Resumenes%20aceptados.htm>
- **Diseño Digital usando Lógica Programable, Microcontroladores y PC. Ejemplo de aplicación para una Cabina de Avión Acrobático.**  
V Congreso Internacional de Ingeniería Electrónica.  
Universidad Católica de Santa María.  
Arequipa, 5 – 9 de diciembre, 2005
- **Metodologías y Herramientas para la Enseñanza del Diseño Digital desde el Colegio hasta la Universidad.**  
III Congreso Internacional de Ingeniería de Sistemas, ICSE 2005.  
Universidad César Vallejo.  
Trujillo, 14 – 17 de julio, 2005.
- **Una Metodología de Diseño Digital y Programación de Computadoras en el Nivel Pre-Universitario.**  
XII Encuentro Científico Internacional, ECI 2005v.  
Lima, 2 – 5 de enero, 2005.
- **Un Entorno para Diseño Digital con Microcontroladores y Circuitos de Lógica Programable.**  
I Foro de Innovación y Tecnología.  
Universidad Nacional San Luis Gonzaga.  
Ica, 16 – 17 de diciembre, 2004.
- **Un Sistema de Apoyo a la Enseñanza de Cursos de Diseño Digital y Programación de Computadoras.**  
II Workshop Peruano de Educación en Computación e Informática.  
Universidad Privada Antenor Orrego.  
Trujillo, 10 – 12 de noviembre, 2004.
- **Simulador de Circuitos Digitales con empleo de Escenarios Virtuales y Emuladores**  
XI Congreso Internacional de Ingeniería Electrónica, INTERCON 2004.  
Universidad Nacional Pedro Ruiz Gallo  
Lambayeque, 15 – 21 de agosto, 2004.
- **Un Laboratorio de Diseño Digital con Acceso Remoto**  
INTERCON 2004.
- **Un Entorno de Diseño para Microcontroladores**  
INTERCON 2004.
- **Diseño de una Librería de Modelos Parametrizables para un Curso de Arquitectura de Computadoras**  
INTERCON 2004.
- **Diseño Digital de Alto Nivel basado en Microcontroladores y Circuitos de Lógica Programable**  
Encuentro Científico Internacional de Invierno, ECI2004i  
Lima, 31 de julio – 2 de agosto, 2004.  
<http://www.cienciaperu.org/eci2004i/programa.htm>

- **Un Sistema para la Enseñanza del Diseño Digital usando Lógica Programable, Lenguajes de Alto Nivel y Escenarios Virtuales.**  
III Congreso Internacional de Ingeniería Electrónica  
Universidad Católica de Santa María  
Arequipa, 12 – 14 de septiembre, 2003.
- **La Microelectrónica en la PUCP.**  
III Congreso de Electrónica.  
Universidad Católica de Santa María  
Arequipa, 11 – 13 de noviembre, 1998.
- **Mesa Redonda: Los 50 Años del Transistor.**  
Pontificia Universidad Católica del Perú  
Lima, 16 de julio, 1998.
- **Circuitos Integrados de Aplicación Específica.**  
IV Congreso Internacional de Ingeniería Electrónica  
Universidad Nacional de San Agustín  
Arequipa, 10 – 15 de agosto, 1997.

#### **PUBLICACIONES EN CONGRESOS NACIONALES E INTERNACIONALES**

---

- Ponencia: **Simulador de Construcción de Circuitos Digitales con Escenarios Virtuales y Tutoriales Interactivos** (*no se presentó por motivos laborales*)  
VI Jornadas Peruanas de Computación, JPC 2007  
Trujillo, Perú. 5 – 11 de noviembre de 2007.  
[http://www.upao.edu.pe/congresosistemas2007/jpc\\_horario.html](http://www.upao.edu.pe/congresosistemas2007/jpc_horario.html)
- Demostración: **Simulador de Construcción de Circuitos Digitales con Escenarios Virtuales y Tutoriales Interactivos**  
*Aceptado como demostración en el XIII Taller IBERCHIP, Lima, Perú, 14 a 16 de Marzo de 2007. No se asistió y se canceló su presentación.*
- Designer Forum: **Una Metodología para el Diseño Digital en el Nivel Preuniversitario.**  
III Southern Conference on Programmable Logic, SPL 2007  
Mar del Plata, Argentina. 26 – 28 de febrero, 2007.  
<http://www.splconf.org/spl07/program.htm>
- Demostración: **Enseñanza del Diseño Digital: Desde la Escuela hasta la Universidad**  
XI Taller IBERCHIP, IWS-2005  
Salvador de Bahía, Brasil. 28 – 30 de marzo, 2005.  
[http://www.iberchip.org/iberchip2005/articles/169/169--amigueldepriego-FullText\\_ArturoMigueldePriego.pdf](http://www.iberchip.org/iberchip2005/articles/169/169--amigueldepriego-FullText_ArturoMigueldePriego.pdf)
- Póster: **Un Laboratorio con Acceso por Internet para la Enseñanza, Análisis y Diseño de Circuitos Digitales.**  
VIII Taller IBERCHIP.  
Guadalajara, México, 3 – 5 de abril, 2002.  
<http://www.iberchip.org/VIII/docs/posters/p22.pdf>
- Póster: **Un Sistema Integrado para la Enseñanza, Análisis y Diseño de Circuitos Digitales**  
*Aceptado en el XII Congreso Internacional de Electrónica Comunicaciones y Computadoras, Acapulco, México, del 5 al 27 de febrero de 2000. No se asistió y se canceló su presentación.*

- Artículo: **Verificación de Hardware mediante Software: El Estándar IEEE 1149 y el desarrollo en la PUCP de un Equipo Automático de Pruebas**, A. Miguel de Priego, M. Caldas.  
VII Taller IBERCHIP  
Montevideo, Uruguay, 21 - 23 de marzo, 2001  
<http://www.iberchip.org/VII/cdnav/pdf/62.pdf>
- Póster: **IEE313 Microelectrónica: Un Curso de Diseño de Circuitos Integrados**.  
VII Taller IBERCHIP  
<http://www.iberchip.org/VII/cdnav/pdf/p21.pdf>
- Póster: **Una Metodología Integral de Diseño Digital con CPLDs, VHDL y C**.  
VII Taller IBERCHIP  
<http://www.iberchip.org/VII/cdnav/pdf/p31.pdf>
- Póster: **Frecuencímetro digital con autoescalamiento realizado con VHDL y Lógica Programable**, A. Miguel de Priego, J. Escalante (UNSA, Arequipa)  
VII Taller IBERCHIP  
<http://www.iberchip.org/VII/cdnav/pdf/p32.pdf>
- Artículo: **Un Sistema Experimental para la Verificación y Detección de Errores en Tarjetas de Circuitos Impresos Empleando la Norma IEEE Std. 1149.1-1990**, V. Cordero, C. León, D. Martin, J. Talledo, A. Miguel de Priego  
VI Workshop IBERCHIP  
Sao Paulo, Brasil. 16 – 18 de marzo, 2000.
- Póster: **Modelamiento, Simulación y Síntesis VHDL de un Microprocesador compatible con el 8086 de Intel**, D. Aguilar, A. Miguel de Priego  
VI Workshop IBERCHIP
- Póster: **Un Módulo Didáctico para Experimentos de Verificación y Detección de Errores en Tarjetas de Circuitos Impresos Empleando la Norma IEEE Std. 1149.1-1990**, V. Cordero, C. León, D. Martin, J. Talledo, A. Miguel de Priego.  
VI Workshop IBERCHIP
- Póster: **Análisis, diseño y simulación de circuitos digitales básicos: Una librería de celdas para la tecnología ECPD07**, Giovanna Lovera Raffo, José Samamé Blas, Manuel Tovar Dall'Orso, Jaime Sotelo, Arturo Miguel de Priego.  
V Workshop IBERCHIP  
Lima, Perú. 1 – 3 de marzo, 1999.
- Póster: **Proyectos Estudiantiles realizados con dispositivos lógicos programables utilizando VHDL**. Roberto Vallejos Aquino, Renato Carrera Vilela, Emilio Miranda Zárate, Arturo Miguel de Priego.  
V Workshop IBERCHIP
- Artículo: **Diseño de un Controlador de Radar con CPLDs**, Arturo Miguel de Priego (PUCP), Gabriel Michhue (Radio Observatorio de Jicamarca).  
IV Taller IBERCHIP.  
Mar del Plata, Argentina. 11 – 13 de marzo, 1998.
- Póster: **Implementación AHDL de un Generador de Tonos para una Interfaz Telefónica**. Nilton Aréstegui (INICTEL), Alejandro De La Cruz (INICTEL), Arturo Miguel de Priego (PUCP).  
IV Workshop IBERCHIP

- Demostración: **Software para el Análisis y Diseño de Dispositivos Semiconductores.**  
III Workshop IBERCHIP.  
México, febrero 1997.
- Proyecto: **Entorno Integrado de Análisis de Dispositivos Semiconductores y Diseño de Circuitos Integrados.**  
III Congreso Internacional de Ingeniería Electrónica, INTERCON'96.  
Universidad Particular Antonio Orrego.  
Trujillo, Perú. 12 – 16 de agosto 1996.
- Proyecto: **Software de Análisis de Dispositivos Semiconductores,** Edgard Cárdenas, Arturo Miguel de Priego.  
II Congreso Internacional de Ingeniería Electrónica INTERCON'95.  
Lima, Perú. 16 – 19 de agosto, 1995.
- Artículo: **Dispositivos Lógicos Programables.**  
Boletín de la Rama IEEE de la Universidad Particular Antenor Orrego.  
Trujillo, ed. Julio 95.
- Proyecto: **Diseño de un Sistema de Entrenamiento de Lógica Booleana empleando Dispositivos Lógicos Programables.**  
I Congreso Internacional de Ingeniería Electrónica, INTERCON'94.  
Universidad Ricardo Palma  
Lima, Perú. 20 – 23 de septiembre de 1994.
- Proyecto: **Diseño de un Circuito Integrado Controlador de un Motor a Pasos de Cuatro Fases.**  
Realizado por el Grupo de Microelectrónica de la PUCP. Estuve a cargo de la simulación de los circuitos usando el software Spice de Intusoft. Obtuvo el Primer Lugar en el concurso del Congreso Nacional de Ingeniería Mecánica y Ramas Afines, CONIMERA'93, Lima – Perú, 1993.

## CITACIONES

---

- **Introducing Digital IC Design and Test to Undergraduate Students,** Johan Estrada López, F. Sandoval-Ibarra  
[2] A. J. Miguel-de-Priego, *“Enseñanza del Diseño Digital: Desde la Escuela hasta la Universidad”*, XI Iberchip Workshop, March 28-30, 2005.  
<http://www.iberchip.org/iberchip2006/ponencias/7.pdf>

## CURSOS DE CAPACITACIÓN

---

- **2nd SURLabs - Regional Joint Latin-American Laboratories on FPGA Technology**  
Mar del Plata, Argentina  
2, 3, 6, y 7 de marzo, 2006
- **Introduction to Analog IC Design.**  
Programa IBERCHIP.  
Guadalajara, México  
8 – 12 de abril de 2002.

- **Metodologías para la Formación Empresarial Centro para el Magisterio Universitario**  
Centro de Innovación y Desarrollo. Pontificia Universidad Católica del Perú  
Lima, Perú.  
4 – 13 de marzo, 2002.
- **Advanced Course on System Simulation and Hardware Synthesis using VHDL.**  
Universidad Tecnológica del Perú  
Lima, Perú  
28 de enero – 15 de febrero, 2002.
- **Curso Taller Marco Lógico – Nivel Básico.**  
Pontificia Universidad Católica del Perú  
Lima, Perú  
18 y 19 de mayo, 2001.
- **I Jornadas Iberoamericanas de Diseño Digital de Alto Nivel.**  
Agencia Española de Cooperación Internacional (AECI)  
Cartagena de Indias, Colombia  
25 – 29 de septiembre, 2000.  
<http://www.prof.uniandes.edu.co/~redixd/jornadas.pdf>
- **Diseño y Simulación de Circuitos Integrados Monolíticos de Microondas (MMIC) para Sistemas de Comunicación Inalámbricos.**  
Universidad de los Andes  
Santafé de Bogotá, Colombia  
18 – 23 de septiembre, 2000.
- **Interfacing Microsystems.**  
Programa IBERCHIP.  
Florianópolis, Brasil  
20 – 24 de marzo, 2000.
- **Diseño de Circuitos Integrados Analógicos**  
Programa IBERCHIP  
Cusco, Perú  
22 – 26 de febrero, 1999.
- **Altera Programmable Logic Training Course.**  
Pontificia Universidad Católica del Perú  
Lima, Perú  
Marzo, 1999.
- **Taller del Programa Universitario de Xilinx.**  
Xilinx Inc.  
Ciudad de México, México.  
23 – 24 de junio, 1998.
- **Segundo Curso Regional sobre Técnicas Avanzadas de Diseño VLSI.**  
International Centre for Theoretical Physics (ICTP, Trieste, Italia)  
Medellín, Colombia.  
9 – 27 de febrero, 1998.

- **Diseño ASIC: Un Enfoque Académico.**  
Universidad de los Andes  
Bogotá, Colombia  
28 – 30 de octubre, 1997.
- **Pasantía de Adiestramiento en el Diseño de Circuitos Integrados y Simulación de Circuitos con HSpice.**  
Instituto Nacional de Astrofísica, Óptica y Electrónica (INAOE)  
Puebla, México.  
7 – 25 de julio, 1997.
- **Diseño de Circuitos Integrados Analógicos.**  
Programa IBERCHIP  
Puebla, México  
10 – 18 de febrero, 1997.
- **Curso Introductorio a la Detección de Fallas y al Diseño de Circuitos Digitales Fáciles de Probar.**  
INICTEL  
Lima, Perú  
5 – 9 de agosto, 1996.
- **Sensores Inteligentes: Tecnología CMOS.**  
Universidad Nacional San Agustín  
Arequipa, Perú  
27 de noviembre – 1 de diciembre, 1995.
- **Pasantía de Adiestramiento en Diseño de Circuitos Integrados con Arreglos de Puertas Bipolares.**  
Instituto de Microelectrónica de la Fundación Centro Tecnológico para Informática (CTI)  
Campinas, Brasil.  
9 – 27 de octubre, 1995.
- **Curso Internacional de Análisis y Diseño de Microsensores y Técnicas de Circuitos Integrados en Micropotencia.**  
Cusco, Perú  
28 de agosto – 1 de septiembre, 1995.
- **Diseño de Circuitos Integrados Analógicos: Bipolares y CMOS.**  
Pontificia Universidad Católica del Perú  
Lima, Perú  
11 – 21 de julio, 1995.

## **PARTICIPACIÓN EN CONGRESOS DE ELECTRÓNICA Y MATEMÁTICAS**

---

- **SPL2007 - III Southern Conference on Programmable Logic**  
Mar del Plata, Argentina  
26 – 28 de febrero, 2007.
- **SPL2006 - II Southern Conference on Programmable Logic**  
Mar del Plata, Argentina  
8 – 10 de marzo, 2006

- **Enseñanza de las Matemáticas en las Carreras de Ingeniería**  
Organizado por el Área de Ciencias de la UPC con el auspicio de Thomson Learning  
Lima, Perú  
10 de octubre, 2003
- **Enseñanza de las Matemáticas en el Nivel Secundario**  
Organizado por el Área de Ciencias de la UPC con el auspicio de Thomson Learning  
Lima, Perú  
9 de octubre, 2003
- **VIII Workshop IBERCHIP.**  
Guadalajara, México  
3 – 5 de abril, 2002.
- **I Congreso Internacional de Electrónica.**  
Universidad Católica de Santa María, Arequipa, Perú  
10 – 14 de septiembre, 2001.
- **VII Workshop IBERCHIP.**  
Montevideo, Uruguay  
21 – 23 de marzo, 2001.
- **VI Workshop IBERCHIP.**  
Sao Paulo, Brasil  
16 – 18 de marzo, 2000.
- **1st IEEE Latin American Test Workshop.**  
Río de Janeiro, Brasil  
12 – 15 de marzo, 2000.
- **Las Telecomunicaciones en el Tercer Milenio.**  
Pontificia Universidad Católica del Perú, Lima, Perú  
3 – 5 de agosto, 1999.
- **Encuentro Científico Peruano Internacional 1999.**  
Lima, Perú  
5 de enero, 1999.
- **V Workshop IBERCHIP.**  
Lima, Perú  
1 – 3 de marzo, 1999.
- **IV Workshop IBERCHIP.**  
Mar del Plata, Argentina  
11 – 13 de marzo, 1998.
- **I Workshop de Circuitos Integrados Mixtos y Aplicaciones**  
Cancún, México  
28 – 30 de julio, 1997.
- **III Workshop IBERCHIP.**  
DF, México  
19 – 21 de febrero, 1997.

- **III Congreso Internacional de Ingeniería Electrónica, INTERCON'96**  
Universidad Particular Antenor Orrego, Trujillo, Perú  
12 – 16 de agosto, 1996.
- **II Congreso Internacional de Ingeniería Electrónica.**  
Pontificia Universidad Católica del Perú, Lima, Perú  
16 – 19 de agosto, 1995.
- **I Workshop IBERCHIP.**  
Cartagena de Indias, Colombia  
6 – 10 de febrero, 1995.
- **I Congreso Internacional de Ingeniería Electrónica**  
Universidad Particular Ricardo Palma, Lima, Perú  
20 – 23 de septiembre, 1994.

## **ORGANIZACIÓN DE CURSOS Y EVENTOS**

---

*(Todos realizados en la Pontificia Universidad Católica del Perú)*

- **Curso: Diseño con Lógica Programable usando Herramientas de Altera**  
8 horas teórico-prácticas.  
Arturo Miguel de Priego, Pontificia Universidad Católica del Perú.  
24 de abril de 1999
- **Curso: Simulación de Circuitos con Spice.**  
40 horas teórico-prácticas.  
Jaime Sotelo, Pontificia Universidad Católica del Perú  
29 de marzo y 31, 5, 9 y 10 de abril, 1999.
- **Curso: Técnicas de Diseño con Lógica Programable, Lenguajes de Verificación y Programación en el Sistema. Nichos de Diseño: El Desafío de PCI como un Bus de muy Alta Performance.**  
40 horas teórico-prácticas.  
Ing. Guillermo Jaquenod, Intectra Inc.  
4 – 8 de marzo, 1999
- **Curso: Técnicas de Pruebas para Circuitos Integrados con énfasis en FPGAs.**  
Conferencia: **Técnicas de Pruebas, Monitoreo Concurrente y Tolerancia a Fallas de Circuitos Integrados en Aplicaciones Biomédicas.**  
Dr. Víctor Champac. Instituto Nacional de Astrofísica, Óptica y Electrónica, Puebla – México.  
4 – 5 de marzo, 1999.
- **Conferencia: Diseño de Arquitecturas Pipeline.**  
Ing. Eugenio Tamura, Pontificia Universidad Javeriana, Cali, Colombia.  
10 de marzo de 1999.
- **Curso: Diseño Boundary Scan.**  
Dr. Víctor Champac. Instituto Nacional de Astrofísica, Óptica y Electrónica, Puebla – México.  
5 – 6 de octubre, 1998.
- **Curso: Tecnología y Herramientas de Diseño Electrónico basado en Lógica Programable.**  
Ing. Guillermo Jaquenod, Universidad de La Plata, Buenos Aires – Argentina.  
17 – 21 de agosto, 1998.

- Mesa Redonda: **“Los 50 Años del Transistor”**,  
Realizado en coordinación con la IEEE Sección Perú.  
16 de julio, 1998.
- Curso: **Procesamiento Analógico de Señales.**  
Dr. Guillermo Espinosa, Instituto Nacional de Astrofísica, Óptica y Electrónica, Puebla – México.  
12 – 22 de mayo, 1998.
- Curso: **Diseño Digital CMOS**  
Dr. Víctor Champac. Instituto Nacional de Astrofísica, Óptica y Electrónica, Puebla – México.  
18 – 20 de marzo, 1998.
- Curso: **Diseño Avanzado con Lógica Programable.**  
Ing. Guillermo Jaquenod. Universidad de La Plata, Buenos Aires – Argentina.  
18 – 19 de noviembre, 1997.
- Curso: **Diseño CMOS de Circuitos Integrados.**  
Dr. Víctor Champac. Instituto Nacional de Astrofísica, Óptica y Electrónica, Puebla, México.  
1 – 5 de septiembre, 1997.

#### **ASESORÍAS DE PROYECTOS Y TRABAJOS DE ESTUDIANTES DE LA PUCP**

---

- **Diseño con CPLDs de un Juego Electrónico para hallar un Número de Cuatro Dígitos Diferentes por Aproximaciones Sucesivas**, A. Briceño, J. Gutiérrez, D. Llamocca. PUCP. VI Workshop IBERCHIP, Sao Paulo, 16 – 18 de marzo, 2000.
- **Proyectos de Diseño con Lógica Programable y Lenguajes de Alto Nivel para prácticas de Laboratorio en Circuitos Digitales**, A. Briceño, L. Nina. VI Workshop IBERCHIP, Sao Paulo, Brasil, 16 – 18 de marzo, 2000.
- **Generador Automático de Celdas Básicas CMOS**, Renato Carrero.  
Presentado en el V Workshop IBERCHIP, Lima, 1 – 3 de marzo, 1999.
- **Multiplicación de frecuencia, control de giro y obtención de cuentas absolutas a partir de dos encoders digitales incrementales usando un EPM128S**, J. Ortega.  
Presentado en el V Workshop IBERCHIP, Lima, 1 – 3 de marzo, 1999.
- **Análisis, Diseño y Simulación de Filtros OTA-C de Primer y Segundo Orden para Baja Frecuencia**, J. Sotelo.  
Presentado en el V Workshop IBERCHIP, Lima, 1 – 3 de marzo, 1999.
- **Diseño de una Cerradura Electrónica empleando Dispositivos Lógicos Programables y Lenguajes de Descripción de Hardware**, Luis Jiménez, Ennio Salinas.  
*Trabajo aceptado en el concurso de proyectos de INTERCON'99, mas no fue presentado.*
- **Un Controlador de Tráfico para Avenidas con Tránsito Interrumpido en un Sentido**, I. Terrones, J. Vila.  
*Trabajo aceptado en el concurso de proyectos de INTERCON'99, mas no fue presentado.*
- **Diseño e Implementación de un Conversor A/D para un Circuito Integrado de Adquisición de Datos**, Carlos Castro Pareja.  
Obtuvo el segundo lugar en el Concurso de Proyectos de INTERCON'98, Categoría Estudiantes, en Tacna, agosto de 1998.

- **Diseño CMOS de Amplificadores Operacionales de Transconductancia**, Jaime Sotelo.  
Presentado en INTERCON'98. Tacna, agosto de 1998.
- **Consideraciones de Diseño de Filtros Integrados Ladder con la Técnica de Condensadores Conmutados**, Alonzo Vera.  
Presentado en INTERCON'98, Tacna, agosto de 1998.
- **Reconfiguración de Dispositivos Lógicos Programables**, Emilio Miranda, Roberto Vallejos  
Presentado en INTERCON'98, Tacna, agosto de 1998.
- **Diseño de Taxímetro en CPLD implementado con VHDL**, José Josán, Daniel Iparraguirre, Emilio Miranda, Renato Carrero.  
Obtuvo el primer lugar en el Concurso de Proyectos de INTERCON'97, Categoría Estudiantes.  
Presentado en el I Workshop de Microelectrónica, Rosario, 22 – 23 de octubre, 1997  
Presentado en el IV Workshop IBERCHIP, Mar del Plata, 11 – 13 de marzo, 1998.
- **Implementación VLSI Full Custom de un Circuito Generador de Tonos para una Interfaz Telefónica**, Carlos Castro, Gerard Santillán.  
Presentado en el IV Workshop IBERCHIP, Mar del Plata, 11 – 13 de marzo, 1998.
- **Diseño de Bloques Básicos de Circuitos Integrados Analógicos CMOS**, César Chugo, Jaime Sotelo, Antonino Tarazona, Alonzo Vera.  
Presentado en el IV Workshop IBERCHIP. Mar del Plata, 11 – 13 de marzo, 1998.
- **Diseño de Circuitos Integrados Analógicos**, Antonino Tarazona, César Chugo, Jaime Sotelo.  
Presentado en el IV Congreso Internacional de Estudiantes de Ingeniería Electrónica, INTERCON'97, Arequipa, agosto de 1997.